

### NSCore について

NSCoreは、携帯電話やPC、デジタル家電などのあらゆる用途の半導体製品に搭載可能な「不揮発メモリIP」の開発およびライセンス供与・販売を行っております。

不揮発メモリIPのライセンス、設計上のデータベース、信頼性データ、設計サポート等をトータルパッケージとしてご提供いたします。これらをお使い頂く事により、お客様は高度なシステム設計を低コストかつ短納期で実現可能となります。

### NSCore 不揮発メモリの応用

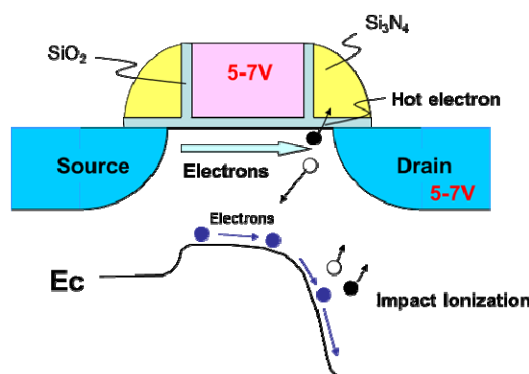
NSCoreの高速・高密度の不揮発メモリマクロは、マスクの追加やプロセスの変更なしに標準CMOSプラットフォームに搭載が可能です。

お客様の設計されるシステムLSI上に僅かな面積をいただければ、以下のような用途に使用可能な不揮発メモリ機能を提供いたします。

- セキュリティコードの保管
- プログラムの保管
- アナログトリミング
- ガンマ補正
- メモリ不良救済
- 機能選択
- パッチコード
- チップID
- デジタル著作権管理 (DRM)
- HDMIデコード

### メモリ動作原理

ホットキャリア効果によるMOSトランジスタの特性変動を利用した不揮発メモリにより、高信頼性不揮発メモリを小さなシリコン面積で実現することに成功しました。



## NSCore

### 株式会社 NSCore

#### 会社設立

2004年9月13日

#### 資本金

9282万円

#### 取締役

代表取締役社長兼CEO 堀内忠彦

取締役兼CTO 野田研二

取締役 (社外) 田中義紀

#### 本社

〒814-0001 福岡市早良区百道浜3-8-33

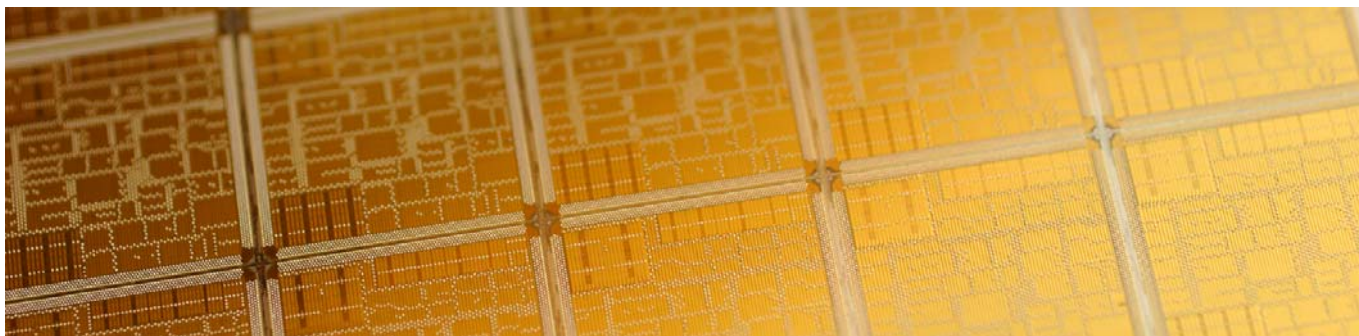
福岡システムLSI総合開発センター603号

Tel: 092-832-3120

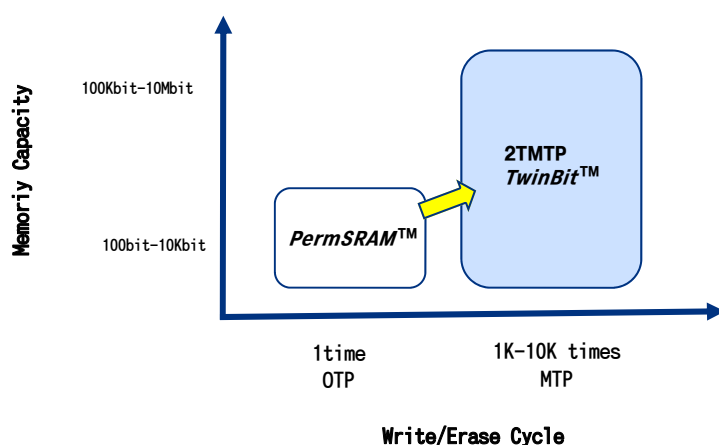
Fax: 092-832-3121

Email: sales@nscore.com

<http://www.nscore.com>



### ご提供する不揮発メモリソリューション



### PermSRAM(OTP) 1回書き込み可能な不揮発メモリ

**メモリ容量** : 256bから512Kb

**用途** : 暗号鍵の保存、機能選択コード保存、製品IDコード保存、アナログトリミング、メモリペア情報の保存等

**現在サポート中のファウンドリプロセス** :

TSMC: 0.18umG, 0.13umG, 90nmG, 65nmLP

UMC: 0.11umE, 0.11umAE

GlobalFoundries: 0.13LP

SMIC: 0.13umG

Silterra: 0.18um, 0.13um, 0.11um

GlobalFoundries/IBM: 0.18um (CMOS7SF/RF/WL)

Toshiba: 65nm (CMOS5LA)

Towerjazz: 0.18um (TS18PM, TS35PM)

### サポートするファウンドリ



### TwinBit(MTP) 1万回まで書き換え可能な不揮発メモリ

**メモリ容量** : TwinBit: 256bから16Mb

**用途** : プログラム格納、データ格納等

**開発中のファウンドリプロセス** :

TSMC : 0.18umG\_3.3V, 0.18umG\_5V, 0.18umBCD, 0.11umLP, 55nmLP, 55nmHV, 40nmLP, 22nmULP,

UMJC : 55nmDDC